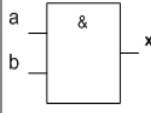
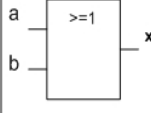
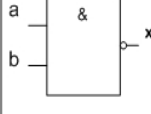
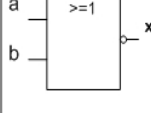
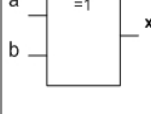
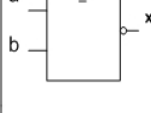


Erlaubte Symbole für logische Verknüpfungen

Operator	Symbol1	oder	Symbol2	Beispiel	nicht erlaubt
UND	*		^	$A * B$ oder $A \wedge B$	
ODER	+		v	$A + B$ oder $A \vee B$	
NICHT	—			$\overline{(X \vee Y)} \wedge \overline{(X \vee Y)}$	$\neg((X \vee \neg Y) \wedge (\neg X \vee Y))$
XOR	\oplus		\neq	$A \oplus B$ oder $A \neq B$	
XNOR	\odot		\equiv	$A \odot B$ oder $A \equiv B$	

Symbole im Schaltplan (nach IEC 60617-12 / DIN 40900)
 [US ANSI 91 werden nicht akzeptiert]

Bezeichnung	Symbol
AND (UND)	
OR (ODER)	
NAND (NICHT UND)	
NOR (NICHT ODER)	
XOR (EXKLUSIV ODER)	
XNOR (EXKLUSIV NOR)	
NOT (NICHT)	